





CEM - TRACÉ DES CARTES ELECTRONIQUES

Les 28 et 29 novembre 2017 à Villefontaine (38)

Durée : 2 jours (14h) Prix : 900 € HT (700 € HT pour les adhérents Cap'Tronic)



Ce stage intensif s'adresse à tous les implanteurs de circuits imprimés et à tous les utilisateurs de C.A.O.



Aucune connaissance de base en compatibilité électromagnétique et en mathématique n'est indispensable.



Ce stage a pour but de présenter les règles à respecter lors du tracé des circuits imprimés.

Après une définition pratique de la compatibilité électromagnétique et de ses différents effets, nous proposons des règles simples pour maîtriser l'implantation des composants et le tracé des pistes. Des exemples pratiques tirés de la réalité illustrent chaque point délicat.



CCI Nord Isère - Parc Technologique - 5 rue Condorcet - 38 VILLEFONTAINE



Philippe DUNAND - AEMC

PROGRAMME

Introduction

- Caractérisation CEM des équipements
- Méthode d'analyse de la CEM
- Mode commun / Mode différentiel
- Représentation d'un signal sinusoïdal
- > Représentation d'un signal trapézoïdal
- Electronique : Rappels
- > Analogie Temps Fréquence
- > Gestion et contraintes d'un circuit imprimé
- Planning d'un circuit imprimé
- La CEM est un objectif fonctionnel

Masses et Alimentations

- Masses et Alimentations
- Couplage par impédance commune sur une carte
- Impédance d'un plan de masse
- Calcul de l'impédance d'un plan de cuivre
- Exemple de calcul de l'impédance d'un plan
- Calcul de l'impédance des pistes
- Retour des courants HF
- Fente dans un plan de masse
- Impédance d'une piste de circuit imprimé
- > Exemple de calcul de l'impédance d'une piste
- Intensité permanente maximale
- Bruit d'alimentation
- Impédance des condensateurs non polarisés
- Condensateurs en parallèle
- Découplage par condensateurs très différents
- > Tracé des pistes d'alimentation





- Découplage avec capas CMS
- Pads pour condensateur 0402
- Découplage en multicouches
- Distance entre vias de masse / capas de découplage
- Partage de via de masse ou d'alimentation
- > Retour du courant d'une piste changeant de couche
- > Alimentation en étoile
- Distribution de l'alimentation analogique
- > Topologie analogique / numérique
- Cartes mixtes analogiques / numériques
- Plan de masse
- Plan d'alimentation Carte mixte
- Répartition optimale des couches de CIP
- Cas des isolements galvaniques
- > Raccordement du 0 V au châssis
- Résumé : Alimentations et Masse

Pistes sensibles

- Principe du couplage capacitif carte à châssis
- Capacité totale entre carte et plan de masse
- Capacité d'une piste interne
- > Surface équivalente d'une piste
- > Capacité d'une piste en bord de carte
- Anneau de garde
- Utilisation de toute la surface
- Protéger les pistes sensibles
- Raccourcir le côté sensible
- Attention à l'implantation des composants
- > Résumé des problèmes carte à châssis
- > Couplage piste à piste
- Capacité piste à piste Simple face
- Capacité piste à piste Microstrip
- Capacité piste à piste Stripline
- Capacité piste à piste Couche à couche
- Piste écran
- > Diaphonie dans les fonds de panier
- Qu'est-ce qu'un champ ?
- Tension de boucle
- > Tension induite dans les boucles
- Réduction de la surface des boucles
- Pistes sensibles : résumé

Rayonnement des électroniques

- Rayonnement d'une boucle de circuit imprimé
- Les 2 types de rayonnement des électroniques
- Pourquoi se méfier des horloges ?
- Tracé des horloges
- > Rayonnement des bords de carte
- Implantation et tracé des pistes
- Origine du courant de mode commun
- Rayonnement Carte / Fond de panier
- Résumé des problèmes de rayonnement





Protection des entrées / sorties

- Filtrage capacitif des entrées / sorties
- > Implantation et routage des filtres
- Routage des liaisons différentielles

Lignes de transmission

- Ligne de transmission : définitions
- Ligne en impulsion : réflexion des fronts
- Forme des signaux
- Topologies des lignes
- Quand doit-on adapter une ligne?
- Différentes lignes de transmission pour circuit imprimé
- Attention aux arborescences
- > Rupture d'impédances
- Ruptures de Zc par changement de configuration
- Routage de paires différentielles
- Problème des fonds de panier
- Vitesse de propagation et retard
- Ligne à retard en grecque
- Lignes de transmission : résumé

Conclusion

- Règles de tracé des circuits imprimés 1 -
- Règles de tracé des circuits imprimés 2 -
- > Tracé des circuits imprimés Résumé
- Bibliographie CEM française
- Bibliographie CEM en langue anglaise
- Quelques sites Internet intéressants

Moyens pédagogiques : Pédagogie active et participative, exposé de l'animateur, démonstrations pratiques et analyse de cas pratiques suite aux questions des stagiaires

Moyens permettant d'apprécier les résultats de l'action : Evaluation de l'action de formation par la remise d'un questionnaire de fin de stage.

Moyen permettant de suivre l'exécution de l'action : Feuilles de présence signées par chaque stagiaire et le formateur par journée de formation.

Sanction de la formation : Attestation de présence